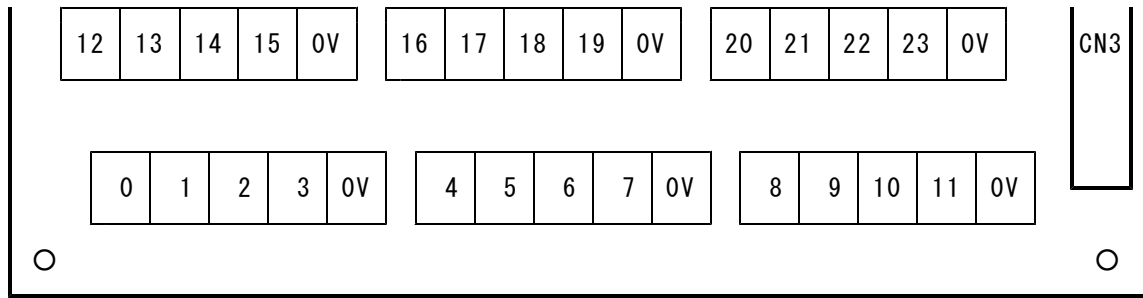


# DACS-2596 出力専用端子配列

CN1 デジタル出力 (bit0~23) 端子配置



0	bit0(LSB)
1	bit1
2	bit2
3	bit3
0V	出力0Vコモン1

4	bit4
5	bit5
6	bit6
7	bit7
0V	出力0Vコモン1

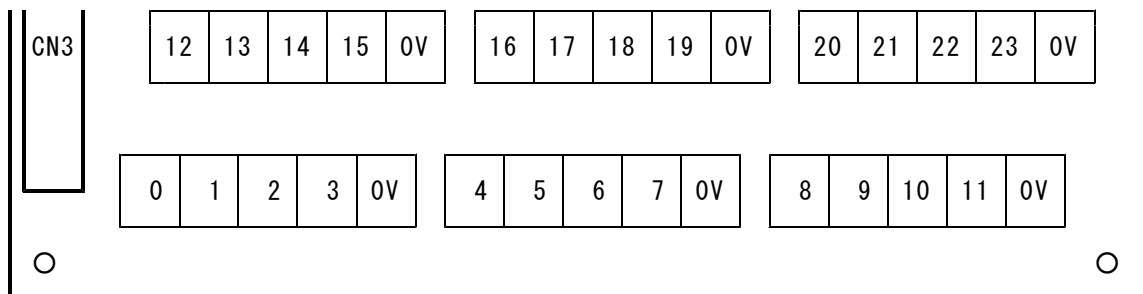
8	bit8
9	bit9
10	bit10
11	bit11
0V	出力0Vコモン1

12	bit12
13	bit13
14	bit14
15	bit15
0V	出力0Vコモン1

16	bit16
17	bit17
18	bit18
19	bit19
0V	出力0Vコモン1

20	bit20
21	bit21
22	bit22
23	bit23
0V	出力0Vコモン1

CN2 デジタル出力 (bit24~47) 端子配置



0	bit24
1	bit25
2	bit26
3	bit27
0V	出力0Vコモン2

4	bit28
5	bit29
6	bit30
7	bit31
0V	出力0Vコモン2

8	bit32
9	bit33
10	bit34
11	bit35
0V	出力0Vコモン2

12	bit136
13	bit137
14	bit138
15	bit139
0V	出力0Vコモン2

16	bit40
17	bit41
18	bit42
19	bit43
0V	出力0Vコモン2

20	bit44
21	bit45
22	bit46
23	bit47(MSB)
0V	出力0Vコモン2

(注) CN1の0VコモンとCN2の0Vコモンは、それぞれ電氣的に絶縁しています。